

[0017]

[PROBLEM TO BE SOLVED BY THE INVENTION]

As described above, in the conventional television receiver, even if broadcasting in which no video signal needs to be displayed on the screen such as independent audio broadcasting using a satellite is received, the video signal of the received channel is displayed on the screen. Thus, the viewer may feel a sense of incongruity undesirably.

[0018]

The present invention has been made in view of the problem, and an object of the present invention is to provide a television receiver which achieves the viewer's satisfaction by eliminating the sense of incongruity due to the display of the video signal when broadcasting in which no video signal needs to be displayed on the screen such as independent audio broadcasting using a satellite is received.

[0019]

[MEANS FOR SOLVING THE PROBLEM]

According to the present invention, a television receiver comprises:

sub-screen video signal generation means;

main screen video signal generation means;

digital conversion means for converting a sub-screen video signal from the sub-screen video signal generation means into a digital signal;

memory means for temporarily storing by writing the sub-screen video signal converted into the digital signal by the digital conversion means;

5 first clock generation means for generating a clock pulse;

writing control means for generating a timing signal based on the clock pulse generated by the first clock generation means and controlling the memory means based on the timing signal;

10 second clock generation means for generating a clock pulse which is different from the clock pulse generated by the first clock generation means;

15 clock switching means for selecting and switching one of the first clock generating means and the second clock generating means;

20 reading control means for, when the first clock generation circuit is selected by the clock switching means, generating a timing signal based on the clock pulse, implementing reading control using the timing signal such that the sub-screen video signal stored by writing in the memory means is synchronized with the main screen, or, when the second clock generation circuit is selected, generating the timing signal based on the clock pulse, and implementing reading control of the sub-screen
25 video signal stored by writing in the memory means using the timing signal at the $1/n$ of the cycle of the main screen;

analog conversion means for converting the sub-screen video signal read by the reading means into an analog signal;

5 main/sub-screen switching means operated in association with the clock switching means by the inputs of the sub-screen video signal from the output of the sub-screen video signal of the analog conversion means and the main screen video signal from the main screen video signal generation means such that when the first clock generation
10 circuit is selected by the clock switching means, switching to the sub-screen video signal is performed and the output to a display unit is performed, or when the second clock generation circuit is selected, successive switching is performed to superimpose the sub-screen on
15 part of the main screen and the output to the display unit is performed; and

control means for implementing switching control using a switching signal such the clock switching means is operated in association with the main/sub-screen switching
20 means.

[0020]

[OPERATION]

In the present invention, a video signal compressed for use of a sub-screen is obtained using the sub-screen
25 video signal generation signal and the writing control means. The video signal is converted into a digital signal by the A/D conversion means, and temporarily stored

in the memory means by writing. The sub-screen video signal compressed for use of the sub-screen, and stored in the memory means is read from the digital memory using the reading control means in the timing synchronized with the main screen, based on the clock pulse selected by the clock switching means. Further, the reading control means implements reading control such that the sub-screen video signal is read directly, or after interpolation. The sub-screen video signal is converted into an analog signal by the D/A conversion means, and displayed on the screen by the main/sub-screen switching means. Thus, it is possible to achieve the display screen with mosaic-like special effect.

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 07-007662

(43)Date of publication of application : 10.01.1995

(51)Int.Cl.

H04N 5/262
H04N 9/74

(21)Application number : 05-144817

(71)Applicant : TOSHIBA CORP

(22)Date of filing : 16.06.1993

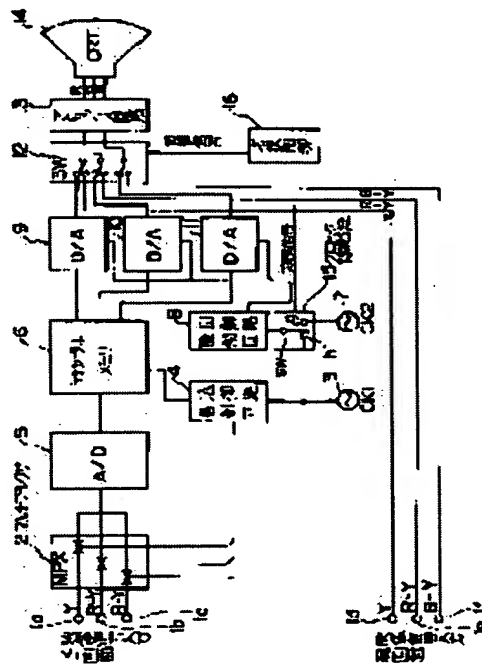
(72)Inventor : YAMAGUCHI KOICHI

(54) TELEVISION RECEIVER

(57)Abstract:

PURPOSE: To provide a television receiver by which viewers can satisfactorily view without the sense of incongruity due to the screen display of video signals even at the time of receiving a broadcasting without the need of the screen display by the video signals such as an independent audio broadcasting using a satellite

CONSTITUTION: The video signals compressed for a slave screen are obtained by using a slave screen video signal generation means 2 and a write control means 4 and are tentatively written and stored in a memory means 6 as digital signals by using an A/D conversion means 5. The slave screen video signals compressed for the slave screen are read from a digital memory 6 at a timing synchronized with a master screen by using a read control means 8 based on a clock pulse selected by a clock switching means 15. The read of the slave screen video signals by the control means 8 is controlled so as to read them as they are or to thin out and read, them, the slave screen video signals are converted into analog signals by D/A conversion means 9-11 and screen displayed by using a master/slave screen switching means 12 and the screen display for which a mosaic special effect is performed on a CRT 14 is obtained.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

RCA/AB 89037
CITED BY APPLICANT

[Date of requesting appeal against examiner's
decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

【特許請求の範囲】

【請求項1】子画面映像信号発生手段と、

親画面映像信号発生手段と、

前記子画面映像信号発生手段からの子画面映像信号をデジタル信号に変換するデジタル変換手段と前記デジタル変換手段によってデジタル信号に変換された前記子画面映像信号を一時的に書き込み記憶するメモリ手段と、

クロックパルスを発生する第1のクロック発生手段と、

前記第1のクロック発生手段によって発生されるクロックパルスに基づいてタイミング信号を生成し、このタイミング信号を用いて前記メモリ手段を制御する書き込み制御手段と、

前記第1のクロック発生手段によるクロックパルスとは異なるクロックパルスを発生する第2のクロック発生手段と、

前記第1のクロック発生手段と前記第2のクロック発生手段とのどちらか一方を選択して切り換えるクロック切換手段と、

前記クロック切換手段によって第1のクロック発生回路が選択された際には、このクロックパルスに基づいてタイミング信号を生成し、このタイミング信号を用いて前記メモリ手段に書き込み記憶された前記子画面映像信号を親画面と同期するように読み出し制御し、あるいは第2のクロック発生回路が選択された際には、このクロックパルスに基づいてタイミング信号を生成し、このタイミング信号を用いて前記メモリ手段に書き込み記憶された前記子画面映像信号を親画面の周期よりも $1/n$ の周期で読み出し制御する読みだし制御手段と、

前記読み出し手段によって読み出された子画面映像信号をアナログ信号に変換するアナログ変換手段と、

前記アナログ変換手段の出力の子画面映像信号と、前記親画面映像信号発生手段からの親画面映像信号とが入力され、前記クロック切換手段と対応して動作するとともに、前記クロック切換手段によって第1のクロック発生回路が選択された際には、子画面映像信号に切り換えて表示部側へ出力し、あるいは第2のクロック発生回路が選択された際には、親画面の一部に子画面として重畳するように順次切り換えて表示部側へ出力する親子画面切換手段と、

前記クロック切換手段と前記親子画面切換手段とを対応するように切換信号を用いて切換制御する制御手段と、を具備したことを特徴とするテレビ受像機。

【発明の詳細な説明】

【0001】

【産業上の利用分野】本発明は、衛星放送が受信可能なテレビジョン受像機に係り、特に映像信号をデジタル化して信号処理を行うことで親子画面表示が可能なテレビジョン受像機において、例えば独立音声放送等の受信時における不要な画像に特殊画像処理を施すようにした

テレビ受像機に関する。

【0002】

【従来の技術】近年、テレビジョン受像機が多機能化に伴い、パルス変調(Pulse Code Modulation)であり、以下、PCMと略記)を採用して衛星放送を受信する機能や、アナログ信号である映像信号をデジタル信号に変換して映像信号処理を行うことで親子画面表示をする機能を有したテレビジョン受信機が増加の一途をたどっている。

【0003】また、上記のようにPCMを採用した衛星放送は、通常のテレビ音声の他、独立したラジオ放送の2系統を高音質のステレオ放送として受信可能なモードを有しており、このモードは最大4チャンネルの音声を送れることから、通常のテレビ音声の他に残りを使った独立音声放送が開始されている。

【0004】また、一方では映像技術のデジタル化に伴い、衆知のようにデジタル信号を用いて映像信号処理を行うデジタルテレビ受像機が採用されている。このデジタルテレビ受像機は、映像処理回路をデジタル化することにより画質を向上させたものであり、このため、メモリを応用して親子画面表示やマルチ画面、静止画再生等の画面表示することが可能であり、これらの機能を有している。

【0005】そこで、上記のように従来に用いられるデジタルテレビ受像機の機能の内、親子画面表示機能を有したテレビ受像機のブロック図を図3に示す。

【0006】図3は従来における親子画面表示機能を有したテレビ受像機の一例を示すブロック図である。

【0007】一般に、親子画面表示機能を有するテレビ受像機は、子画面を親画面に挿入するために、子画面の映像信号を圧縮し、親画面と同期をとって再生することを特徴としている。

【0008】受信した信号は図示しないがテレビ受像機の親画面用チューナ回路及び子画面用チューナ回路で各々中間周波信号に変換され、映像中間周波増幅及び映像検波回路(図示せず)により映像信号が取り出され、輝度信号Yと色差信号(R-Y、B-Y)とに復調される。

【0009】このそれぞれ復調された輝度信号Yと色差信号(R-Y、B-Y)とは、図3に示すように子画面用入力端子1a、1b、1c及び親画面用入力端子1d、1e、1fにそれぞれ入力している。

【0010】子画面用入力端子1a、1b、1cに入力された輝度信号Y及び色差信号(R-Y、B-Y)はマルチプレクサ2にそれぞれ供給している。このマルチプレクサ2は、クロック発生回路3により発生するクロックパルス信号に基づき、これと接続する書き込み制御回路4によって生成されたタイミング信号にしたがって時分割処理(例えば水平を $1/3$ ドット、垂直を $1/3$ ラインに時分割する)を行うものである。前記クロック発

生回路3はクロックパルスを発生し、書き込み制御回路4に供給する。また、書き込み制御回路4は供給されたクロックパルス信号に基づいてタイミング信号を生成して前記マルチプレクサ2に供給する他、後述するデジタルメモリ6に書き込む場合の制御も行うようにしている。

【0011】前記マルチプレクサ2によって時分割処理されて得られた信号は、アナログ／デジタル変換回路5（以下、A／D変換回路と略記）に供給され、このA／D変換回路5によって前記マルチプレクサ2の出力信号をデジタル信号に変換する。A／D変換回路5は入力されたアナログ信号を「1」と「0」の数値で表すことができるデジタル信号に変換をするものである。

【0012】A／D変換回路5によってデジタル化された信号は、前記書き込み制御回路4の制御によって間引きされ、デジタルメモリ6に書き込み記憶される。

【0013】一方、クロック発生回路7は前記クロック発生回路6の約3倍の周波数のクロックパルスを発生するものであり、このクロックパルスを読みだし制御回路8に供給している。読みだし制御回路8はこのクロックパルス（メインの水平・垂直同期）に基づいて前記デジタルメモリ6からの信号の読み出しを行い、読みだした信号、つまりデジタル信号としての輝度信号Y及び色差信号（R-Y、B-Y）を、それぞれデジタル／アナログ変換回路9、10、11（以下、D／A変換回路と略記）に供給する。D／A変換回路9、10、11は入力するデジタル信号をアナログ信号に変換をして出力するものであり、前記デジタル信号としての輝度信号Y及び色差信号（R-Y、B-Y）を、それぞれアナログ信号に変換して親子画面切換スイッチ12に供給する。

【0014】また、親画面側では、親画面用入力端子1d、1e、1fにそれぞれ入力され、復調された輝度信号Y及び色差信号（R-Y、B-Y）が、前記親子画面切換スイッチ12に供給されている。親子画面切換スイッチ12は切り換え制御15からの切り換え信号に基づいて前記子画面の入力信号と親画面の入力信号とを切り換えるように動作し、つまり親画面の信号の一部に子画面の信号を重畳するものである。この重畳された出力信号はマトリックス回路13に供給され、RGB信号として表示部14（CRT）に出力される。これにより、例えば図4に示すように前記表示部14において、親画面100に合成された子画面50を表示することができる。尚、図4に示すように親画面100の画像を例えば「A」として画面表示し、子画面50の画像を「B」として画面表示している。

【0015】ところで、このような機能を含むテレビ受像機を用いて、例えば、衛星を用いた独立音声放送等のように映像信号が画面表示する必要のない放送を受信した場合、画面上に同一チャンネルで送信されている前記

放送とは異なる放送のテレビ番組の画面が表示されてしまい、このため視聴者にとって違和感を生じてしまう不都合がある。

【0016】そこで、このような不都合を解消すべく、必要のない映像信号が画面表示されないようにするため、従来技術として映像ミュート機能を備えたテレビ受像機が採用されているが、このミュート機能を用いた場合においてもミュート機能が動作中であることを示すサインが表示されるだけで画面上の変化は乏しく、効果は得られないという問題がある。

【0017】

【発明が解決しようとする課題】上記の如く、従来のテレビ受像機では、衛星を用いた独立音声放送などの、映像信号が画面表示される必要のない放送を受信した場合に、この受信されているチャンネルの映像信号が画面表示されてしまい、視聴者にとって違和感を生じてしまうという不都合がある。

【0018】そこで、本発明は上記問題に鑑みてなされたもので、衛星を用いた独立音声放送などの、映像信号が画面表示される必要のない放送を受信した場合にも、この映像信号の画面表示による違和感を生じることなく、視聴者が満足に視聴することが可能なテレビ受像機の提供を目的とする。

【0019】

【課題を解決するための手段】本発明によるテレビ受像機は、子画面映像信号発生手段と、親画面映像信号発生手段と、前記子画面映像信号発生手段からの子画面映像信号をデジタル信号に変換するデジタル変換手段と、前記デジタル変換手段によってデジタル信号に変換された前記子画面映像信号を一時的に書き込み記憶するメモリ手段と、クロックパルスを発生する第1のクロック発生手段と、前記第1のクロック発生手段によって発生されるクロックパルスに基づいてタイミング信号を生成し、このタイミング信号を用いて前記メモリ手段を制御する書き込み制御手段と、前記第1のクロック発生手段によるクロックパルスとは異なるクロックパルスを発生する第2のクロック発生手段と、前記第1のクロック発生手段と前記第2のクロック発生手段とのどちらか一方を選択して切り換えるクロック切換手段と、前記クロック切換手段によって第1のクロック発生回路が選択された際には、このクロックパルスに基づいてタイミング信号を生成し、このタイミング信号を用いて前記メモリ手段に書き込み記憶された前記子画面映像信号を親画面と同期するように読み出し制御し、あるいは第2のクロック発生回路が選択された際には、このクロックパルスに基づいてタイミング信号を生成し、このタイミング信号を用いて前記メモリ手段に書き込み記憶された前記子画面映像信号を親画面の周期よりも1/nの周期で読み出し制御する読みだし制御手段と、前記読み出し手段によって読み出された子画面映像信号をアナログ

信号に変換するアナログ変換手段と、前記アナログ変換手段の出力の子画面映像信号と、前記親画面映像信号発生手段からの親画面映像信号とが入力され、前記クロック切換手段と対応して動作するとともに、前記クロック切換手段によって第1のクロック発生回路が選択された際には、子画面映像信号に切り換えて表示部側へ出力し、あるいは第2のクロック発生回路が選択された際には、親画面の一部に子画面として重畳するように順次切り換えて表示部側へ出力する親子画面切換手段と、前記クロック切換手段と前記親子画面切換手段とを対応する

【0020】

【作用】本発明においては、子画面映像信号発生手段及び書き込み制御手段を用いて子画面用に圧縮した映像信号を得、A/D変換手段を用いてデジタル信号としてメモリ手段に一時的に書き込み記憶する。このメモリ手段に記憶している子画面用に圧縮された子画面映像信号を、クロック切換手段によって選択されたクロックパルスに基づき、読み出し制御手段を用いて親画面に同期したタイミングで前記デジタルメモリより読み出す。また、この読み出し制御手段によって前記子画面映像信号をそのままの状態あるいはさらに間引きするように読み出すように制御し、この子画面映像信号をD/A変換手段によってアナログ信号に変換し、親子画面切換手段を用いて画面表示することにより、モザイク状に特殊効果を施した画面表示を得ることができる。

【0021】

【実施例】実施例について図面を参照して説明する。図1は本発明に係るテレビ受像機の一実施例を示すブロック図である。

【0022】尚、図3に示す構成要件と同一要素の構成要件には、同一の符号を付している。図1に示す本実施例のテレビ受像機は、親子画面表示機能を有するテレビ受像機であって、特に圧縮して記憶された子画面の映像信号をデジタルメモリより、読み出し制御回路を用いて読み出す際のクロックパルスを、クロック切換部を設けて切り換えるようにしたことを特徴としている。

【0023】受信した信号は図示しないがテレビ受像機の親画面用チューナ回路及び子画面用チューナ回路で各々中間周波信号に変換され、映像中間周波増幅及び映像検波回路（図示せず）により映像信号が取り出され、輝度信号Yと色差信号（R-Y、B-Y）とにそれぞれ復調される。

【0024】このようにそれぞれ復調された輝度信号Yと色差信号（R-Y、B-Y）とは、図1に示すように子画面用入力端子1a、1b、1c及び親画面用入力端子1d、1e、1fにそれぞれ入力している。

【0025】子画面用入力端子1a、1b、1cに入力された輝度信号Y及び色差信号（R-Y、B-Y）はマ

ルチプレクサ2にそれぞれ供給している。このマルチプレクサ2は、クロック発生回路3により発生するクロックパルス信号に基づき、これと接続する書き込み制御回路4によって生成されたタイミング信号にしたがって時分割処理（例えば水平を1/3ドット、垂直を1/3ラインに時分割する）を行うものである。前記クロック発生回路3はクロックパルスを発生し、書き込み制御回路4に供給するとともにクロック切換部15の入力端hにも供給している。また、書き込み制御回路4は供給されたクロックパルス信号に基づいてタイミング信号を生成して前記マルチプレクサ2に供給する他、後述するデジタルメモリ6に書き込む場合の制御も行うようにしている。

【0026】前記マルチプレクサ2によって時分割処理されて得られた信号は、A/D変換回路5に供給され、このA/D変換回路5によって前記マルチプレクサ2の出力信号をデジタル信号に変換する。A/D変換回路5は入力されたアナログ信号を「1」と「0」の数値で表すことができるデジタル信号に変換をするものである。

【0027】A/D変換回路5によってデジタル化された信号は、前記書き込み制御回路4の制御によって間引きされ、デジタルメモリ6に書き込み記憶される。

【0028】一方、クロック発生回路7は前記クロック発生回路6の約3倍の周波数のクロックパルスを発生するものであり、このクロックパルスをクロック切換部15の入力端gに供給している。クロック切換部15は前記クロック発生回路3の出力と前記クロック発生回路7の出力とを切り換えるスイッチで構成され、入力されるクロックパルスの内、切り換え制御16からの切り換え信号によって選択されたクロックパルスを読み出し制御回路8に供給している。読みだし制御回路8は前記選択されたクロックパルスに基づきタイミング信号を生成するとともにこのタイミングにしたがって前記デジタルメモリ6からの信号の読み出しを行い、読み出した信号、つまりデジタル信号としての輝度信号Y及び色差信号（R-Y、B-Y）を、それぞれD/A変換回路9、10、11に供給する。

【0029】D/A変換回路9、10、11は入力するデジタル信号をアナログ信号に変換をして出力するものであり、前記デジタル信号としての輝度信号Y及び色差信号（R-Y、B-Y）を、それぞれアナログ信号に変換して親子画面切換スイッチ12に供給する。

【0030】また、親画面側では、親画面用入力端子1d、1e、1fにそれぞれ入力され、復調された輝度信号Y及び色差信号（R-Y、B-Y）が、前記親子画面切換スイッチ12に供給されている。親子画面切換スイッチ12は切り換え制御16からの切り換え信号に基づいて前記子画面の入力信号と親画面の入力信号とで切り換え操作を行い、親画面の信号の一部に子画面の信号を

重畳するものである。この重畳された出力信号はマトリックス回路13に供給され、RGB信号として表示部14(CRT)に出力され、表示部14において親子画面表を行うようにしている。尚、切り換え制御16は前記クロック切換部15及び前記親子画面切換スイッチ12を切換信号によって制御するとともに、前記クロック切換部15と前記親子画面切換スイッチ12との切れ換え動作を対応するようにしている。

【0031】次に、このよう構成のテレビ受像機の動作を図2を参照しながら詳細に説明する。

【0032】図2は図1に示すテレビ受像機の出力画面の一例を示し、図2(a)はモザイク状に画像が表示された画面を示し、図2(b)は図2(a)とは異なる特殊な形状に画像表示された画面を示している。

【0033】先ず、最初に図1に示すようにクロック切換部15によって入力端hを選択した場合、子画面用入力端子1a、1b、1cに入力された輝度信号Y及び色差信号(R-Y、B-Y)は、クロック発生回路3から発生するクロックパルス信号に基づき書き込み制御回路4によって生成されたタイミング信号にしたがってマルチプレクサ2を用いて時分割処理(例えば水平を1/3ドット、垂直を1/3ラインに時分割する)を行う。

【0034】次に、前記マルチプレクサ2によって時分割処理されて得られた信号は、A/D変換回路5に供給され、このA/D変換回路5によって前記マルチプレクサ2の出力信号をデジタル信号に変換する。

【0035】そして、A/D変換回路5によってデジタル化された信号は、前記書き込み制御回路4の制御によって間引きされ、デジタルメモリ6に書き込み記憶される。

【0036】一方、クロック発生回路3の出力端は切換制御回路16の切換信号によってクロック切換部15を切り換えられているため、読み出し制御回路8とオン状態になっている。このため、このクロック発生回路3によって発生したクロックパルスが前記読み出し制御回路8に供給される。

【0037】読みだし制御回路8は前記選択されたクロック発生回路3のクロックパルスに基づきタイミング信号を生成するとともにこのタイミングで前記デジタルメモリ6からの信号の読み出しを行い、読み出した信号、つまりデジタル信号としての輝度信号Y及び色差信号(R-Y、B-Y)を、それぞれD/A変換回路9、10、11に供給する。すなわち、前記読み出し制御回路8による読み出しは、前記デジタルメモリ6に書き込まれ記憶された前記子画面の映像信号と同様の周期であり、しかも水平及び垂直とも親画面と同様の周期で読み出されることになる。また、この読み出し段階で、輝度信号Y及び色差信号(R-Y、B-Y)をさらに間引きするように前記読み出し制御回路8によるタイミング信号によって読み出す。つまり、これは特殊効果

を得るために行われるものであり、モザイク状の特殊効果のアドレスを行っている。

【0038】そして、読み出された子画面の輝度信号Y及び色差信号(R-Y、B-Y)はD/A変換回路9、10、11を用いてD/A変換を行い、アナログ信号に変換する。

【0039】その後、アナログ信号に変換された信号は、親子画面切換スイッチ12に供給され、これに入力される親画面の輝度信号Y及び色差信号(R-Y、B-Y)に重畳される。この場合には、親子画面切換スイッチ12が切り換え制御16の切り換え信号によって子画面側に切り換えるように制御されている。

【0040】これにより、マトリックス回路13にてRGB信号に変換された後、表示部14によって例えば図2(a)あるいは図2(b)に示すような特殊効果を得た画像を画面全体に表示することができる。

【0041】また、通常の親子画面を実施する場合には、前記クロック切換部15の切り換えを前記切り換え制御16を用いてクロック発生回路7がオンされるように入力端子gに切り換えれば良い。また、このように切り換えられた場合の動作は、図3において説明した動作と同様であり説明を省略する。

【0042】したがって本実施例においては、親子画面表示機能を有するテレビ受像機を用い、この子画面表示を行うための圧縮してデジタルメモリ6に書き込む。そして、デジタルメモリ6に書き込まれている子画面用映像信号を読み出す際に、クロック切換部15によってクロック発生回路3に切り換えることにより、読みだし制御回路8を用いて親画面と同様の水平及び垂直の同期で子画面用映像信号を読み出すことができる。また、この読み出す際にさらに間引きするように子画面用映像信号を前記読み出し制御回路8のタイミング信号を用いて読み出すようにし、D/A変換回路9、10、11によってアナログ信号に変換をする。

【0043】そして、上記子画面用映像信号は親子画面切換スイッチ12を用いて親画面用映像信号に重畳することにより、マトリックス回路13を用いて表示部14(CRT)に、例えばモザイク状の画像を画面表示する特殊効果を施すことができる。

【0044】尚、本実施例においては、1つのA/D変換回路を用いたことを説明したが、例えば各々の信号に対応するように複数個のA/D変換回路を設けても良い。

【0045】また、本実施例においては、特殊効果を得るための子画面映像信号の読み出しを読み出し制御回路を用いて読み出し時に制御するように説明したが、この制御を読み出し時に行わずにD/A変換する時に行うようにし、例えば輝度信号のみを下位ビットを強制的に0または1にして油絵のようなソラリゼーションの特殊効果を得るようにしても良い。

【0046】

【発明の効果】以上述べたように本発明によれば、衛星を用いた独立音声放送などの、映像信号を画面表示する必要のない放送を受信する場合において、この映像信号の画像を簡単な構成でモザイク状に特殊効果を施した画像を画面表示することができ、視聴者にとっての違和感を生じることなく満足に試聴することができる。

【0047】また、本発明は、上記のように簡単な構成でしかも容易に実施でき、低コストの面で効果を得ることは勿論である。

【図面の簡単な説明】

【図1】本発明に係るテレビ受像機の一実施例を示すブロック図。

【図2】図1に示すテレビ受像機の出力画面を示し、画像処理が施された画面表示図。

【図3】従来における親子画面表示機能を有するテレビ受像機を示すブロック図。

【図4】親子画面機能を有するテレビ受像機の出力画面＊

＊の一例を示す画面表示図。

【符号の説明】

1 a、1 b、1 c…子画面映像信号入力端子

1 d、1 e、1 g…親画面映像信号入力端子

2…マルチプレクサ(MPX)

3…クロック発生回路(CK1)

4…書き込み制御回路

5…A/D変換回路

6…デジタルメモリ

10 7…クロック発生回路(CK2)

8…読み出し制御回路

9、10、11…D/A変換回路

12…親子画面切換スイッチ

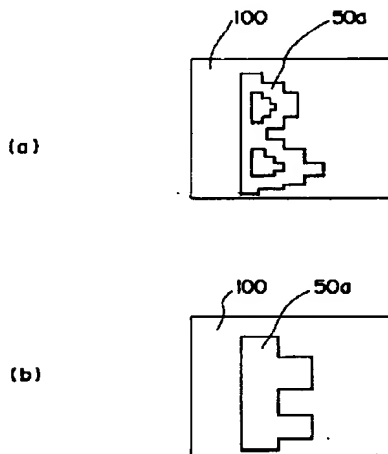
13…マトリックス回路

14…表示部(CRT)

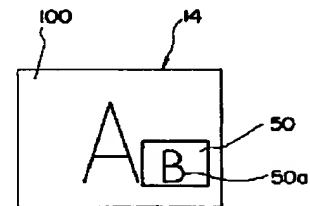
15…クロック切換部

16…切り換え制御

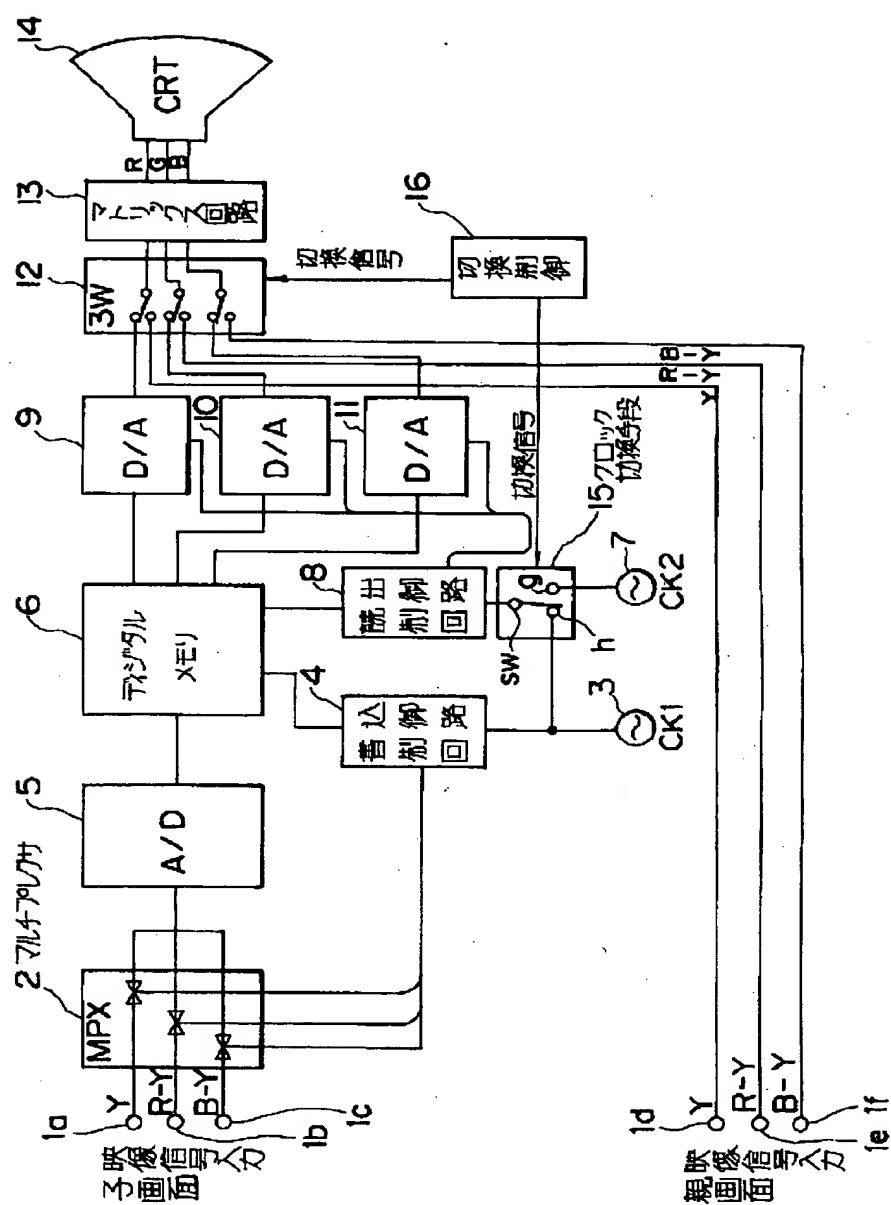
【図2】



【図4】



【圖 1】



【図3】

